

In-System-Flash-Programmierung (FPGA/CPLD) via USB Interface mit galvanischer Trennung

14.05.2012, 15:26 | Industrie, Bau & Immobilien

Pressemitteilung von: *DEDITEC GmbH*



USB-JTAG

Auf Grund zahlreicher Nachfragen, bietet die Firma DEDITEC aus Brühl nun auch ein USB-Modul zur In-System-Flash-Programmierung an.

Mit dem USB-JTAG hat der Kunde die Möglichkeit, ICs, FPGAs, CPLDs, sowie Prozessoren direkt in der Schaltung zu programmieren, zu debuggen oder zu testen. Dies wird über das JTAG-Protokoll (Joint Test Action Group) realisiert, welches mit dem Standard IEEE 1149.1 arbeitet.

Der Spannungspegel des zu programmierenden JTAG-Devices liegt zwischen 1,2V und 5V. Der Anschluss an den PC erfolgt über den USB-Bus (USB 2.0 / 1.1 Interface). Das JTAG-Device wird über einen 10pol. Download-Stecker angeschlossen.

Besonderheit bei diesem Modul ist die galvanische Trennung der Signale zwischen USB und JTAG.

Auf dem USB-JTAG kommt der FTDI-Chip "FT2232" zum Einsatz. Somit ist der USB-JTAG zu allen Device Programming Software Tools kompatibel, die diesen Chip unterstützen. (z.B. "ispVM System" von Lattice)

Die Versorgungsspannung des Moduls wird über den USB-Port des PCs geliefert. Die gesamte Elektronik ist in einem handlichen, kompakten Gehäuse mit den Abmessungen 80mm x 61mm x 22mm (LxBxH) untergebracht.

Preis

Der USB-JTAG ist für 99,- € zzgl. MwSt erhältlich.

Herstellerlink

<http://www.deditec.de/de/entwicklungstools/prod/usb-jtag-converter/usb-jtag-adapter.html>

Portrait

DEDITEC bietet innovative Produkte aus den Bereichen Embedded-Systeme, Steuer&Messtechnik-Module und Logikanalysatoren.

Im Bereich Embedded Systeme bietet DEDITEC kleine CPU-Module mit und ohne Grafikcontroller. Im Bereich Steuerung&Regelungstechnik sind Optokoppler-/Relaismodule, sowie A/D und D/A und auch Schrittmotorenmodule zu finden. Lieferbar sind CAN, USB, RS-232, RS-485 und Ethernet Interfaces.

News-ID: 632476 • Views: 979 (Stand: 28.05.2026)

Link zur Pressemitteilung:

<https://www.openpr.de/news/632476/In-System-Flash-Programmierung-FPGA-CPLD-via-USB-Interface-mit-galvanischer-Trennung.html>