

ASSET bringt Unterstützung für JTAG-Testtools in IEEE 1149.7-Standard ein

19.09.2008, 16:36 | IT, New Media & Software

Pressemitteilung von: *ASSET InterTech*

Presseagentur: *ITPR - Information Travels Public Relations*

Experte für eingebettete Messtechnik beteiligt sich an der Entwicklung eines Testzugangs-Ports mit reduzierter Pinzahl und erweiterter Funktionalität

Richardson, TX/München (11. September 2008) – ASSET® InterTech (asset-intertech.com), führender Anbieter von offenen Tools für eingebettete Instrumentation, übernimmt als eines der Gründungsmitglieder der Arbeitsgruppe eine wichtige Rolle bei der Entwicklung der IEEE 1149.7 Spezifikation zur Definition des kommenden Standards, der Anfang 2009 ratifiziert werden wird.

IEEE 1149.7 ist eine Weiterentwicklung des bereits etablierten Standards IEEE 1149.1, der den Test Access Port (TAP) und die Boundary-Scan-Architektur definiert, bietet aber Optionen für eine kleinere Schnittstelle mit zwei Leitungen und verbesserter Funktionalität. Außerdem erweitert IEEE 1149.7 die Test- und Debug-Funktionen des TAP des IEEE 1149.1-Standards durch Unterstützung für komplexe Bausteine wie SOC (System-On-Chip), SIP (System-In-Package) und andere Multicore- oder Multichip-Komponenten. Durch die reduzierte Pin-Zahl der Formfaktoren des IEEE 1149.7 ist der Standard auf mobile Produkte ausgerichtet, bietet aber gleichzeitig auch verbesserte Testfunktionalität für alle anderen elektronischen Systeme.

„Anspruchsvolle Halbleiterkomponenten packen heute die Funktionalität eines ganzen Systems auf einen Baustein. Tatsächlich setzen SOC- und SIP-Technologien ihren Siegeszug weiter fort“, sagt Adam Ley, Chief Technologist von ASSET und designerter Repräsentant des Unternehmens in der IEEE 1149.7-Arbeitsgruppe. „Die Komplexität dieser Bausteine erfordert eingebettete Instrumentation, um sie und die übergeordneten Schaltkreisbaugruppen, in denen sie implementiert sind, testen und debuggen zu können. Durch die Beteiligung an der Entwicklung von IEEE 1149.7 möchten wir den Abruf, die Automatisierung und die Auswertung eingebetteter Messtechnikinformationen über den Standard-Testzugriffs-Port vereinfachen, so wie wir das bereits für den IEEE 1149.1 Boundary-Scan-Standard getan haben und heute für eine andere zukunftsreiche Messtechnikspezifikation, den IEEE P1687-Standard (auch Internal JTAG oder IJTAG genannt), machen. In unseren Augen ergänzen sich alle diese Standards und bieten wichtige Synergieeffekte.“

„Nach der Ratifizierung des Standards im nächsten Jahr hängt die Implementierung dieser neuen Technologie von der Verfügbarkeit von Tools ab, die den Chipdesignern und Designern von Downstream-Leiterplatten- und -Systemen sowie den Herstellern eine einfachere Entwicklung ermöglichen“, sagt Stephen Lau, Produktmanager für Emulationstechnologie bei Texas Instruments (TI). „ASSET hat einen unschätzbaren Beitrag dazu geleistet, dass der IEEE 1149.7-Standard sein Versprechen als effizientes und effektives Board- und System-Testverfahren erfüllen wird, wie es erstmals mit dem IEEE 1149.1-Standard angeboten wurde.“

Über ASSET InterTech – Driving Embedded Instrumentation

ASSET bietet der Elektronikindustrie offene, eingebettete Instrumentations-Werkzeuge zur Design-Validierung, für Tests und zum Debuggen. ScanWorks, die eingebettete Instrumentations-Plattform unterstützt die Automatisierung, Ansteuerung und Analyse von eingebetteten Funktionen und ermöglicht den Anwendern, Halbleiter, Platinen oder ganze Systeme in jeder Phase des Produktzyklus schnell und einfach zu validieren und zu testen. ASSET's MicroMaster bietet mit seiner CPU-Emulationstechnologie für umfassende Funktionstests und Diagnose-Routinen auf Platinen und Chips, eine In-System-Programmierung von Logik- und Memory-Komponenten für hohe CPU-Geschwindigkeiten. Der Firmensitz von ASSET InterTech befindet sich in der Nähe von Dallas in 2201 North Central Expressway, Suite 105, Richardson, TX 75080.

Produktinformationen erhalten Sie per Telefon unter der Nummer +1 888-694-6250 oder per Fax +1-972-437-2826

oder per E-Mail an ai-info@asset-intertech.com . Die Website von ASSET finden Sie unter www.asset-intertech.com .

News-ID: 244039 • Views: 1488 (Stand: 07.10.2026)

Link zur Pressemitteilung:

<https://www.openpr.de/news/244039/ASSET-bringt-Unterstuetzung-fuer-JTAG-Testtools-in-IEEE-1149-7-Standard-ein.html>